PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-340200

(43) Date of publication of application: 22.12.1998

(51)Int.Cl.

G06F 11/00 G06F 15/78

(21)Application number: 09-149777

(71)Applicant: MITSUBISHI ELECTRIC CORP

(22)Date of filing:

06.06.1997

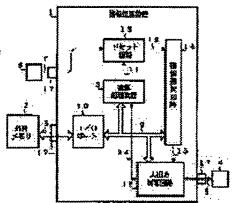
(72)Inventor: UEKI YUUJI

(54) INFORMATION PROCESSOR

(57)Abstract:

PROBLEM TO BE SOLVED: To prevent the operation of a processor from completely stopping due to the run away of the processor by providing a selecting means which switches the internal connection destination of a ready signal terminal among plural internal devices and a change preventing means which inhibits the change to the setting in which the internal connection destination becomes an operation processing means.

SOLUTION: A function selection circuit 14 outputs a prescribed function selection signal that corresponds to setting performed by a processor 8 to a function selection signal line 15, and according to the function selection signal an input—output control circuit 16 switches an internal connection destination of a ready signal terminal 17. A selection circuit of the circuit 14 maintains the setting performed by the processor 8 and also outputs a function selection signal 15 that corresponds to the setting. Also, a monitor circuit of the circuit 14 supervises the signal 15, outputs a ready



release signal onto a ready release signal line to the selection circuit and inhibits subsequent setting change when the signal 15 is changed from the ready input setting of initialization to a general port input setting and is further changed to the ready input setting again.

(19) 日本国特許庁(JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平10-340200

(43)公開日 平成10年(1998)12月22日

(51) Int. Cl. 6

識別記号

FΙ

G06F 11/00

350

G06F 11/00 350 N

15/78

510

15/78

510 E

審査請求 未請求 請求項の数10

平成9年(1997)6月6日

OL

(全15頁)

(21)出願番号

(22)出願日

特願平9-149777

(71)出願人 000006013

二菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(72)発明者 上木 雄詞

東京都千代田区丸の内二丁目2番3号 三菱

電機株式会社内

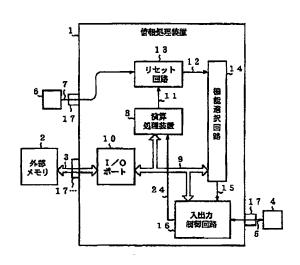
(74)代理人 弁理士 田澤 博昭 (外1名)

(54) 【発明の名称】情報処理装置

(57) 【要約】

【課題】 レディ信号端子17を演算処理装置8や汎用 ポートなどに切り替えて使用する情報処理装置1におい て、当該レディ信号端子17を汎用ポートなどに使用し ている際に、演算処理装置8の暴走により設定がレディ 信号入力用に変更されて、演算処理装置8の動作が完全 に停止してしまうことを防止する。

【解決手段】 情報処理装置1のレディ信号端子17か ら演算処理装置8までのレディ信号の信号線24上に、 レディ信号端子17の内部接続先を切り換える入出力制 御回路16を設けるとともに、演算処理装置8の設定変 更に関わらず上記内部接続先が上記演算処理装置8とな る設定への変更を禁止する機能選択回路14を設ける。



17:レディ信号端子